

218 /GIOWR

215 /GAO

216 /FG WAVE

01 D0-D7

217 /ATN-LATCH

000 /RESET

212 /RNG SEL

403 MS2

402 MS1

401 MS0

J1-A8 > EM

J1-B8 >

208 /IOWR

202 A0

211 /SEL

210 /IOWR

209 /A0

208 /IOWR

207 /A0

206 /IOWR

205 /A0

204 /IOWR

203 /A0

202 /IOWR

201 /A0

200 /IOWR

199 /A0

198 /IOWR

197 /A0

196 /IOWR

195 /A0

194 /IOWR

193 /A0

192 /IOWR

191 /A0

190 /IOWR

189 /A0

188 /IOWR

187 /A0

186 /IOWR

185 /A0

184 /IOWR

183 /A0

182 /IOWR

181 /A0

180 /IOWR

179 /A0

178 /IOWR

177 /A0

176 /IOWR

175 /A0

174 /IOWR

173 /A0

172 /IOWR

171 /A0

170 /IOWR

169 /A0

168 /IOWR

167 /A0

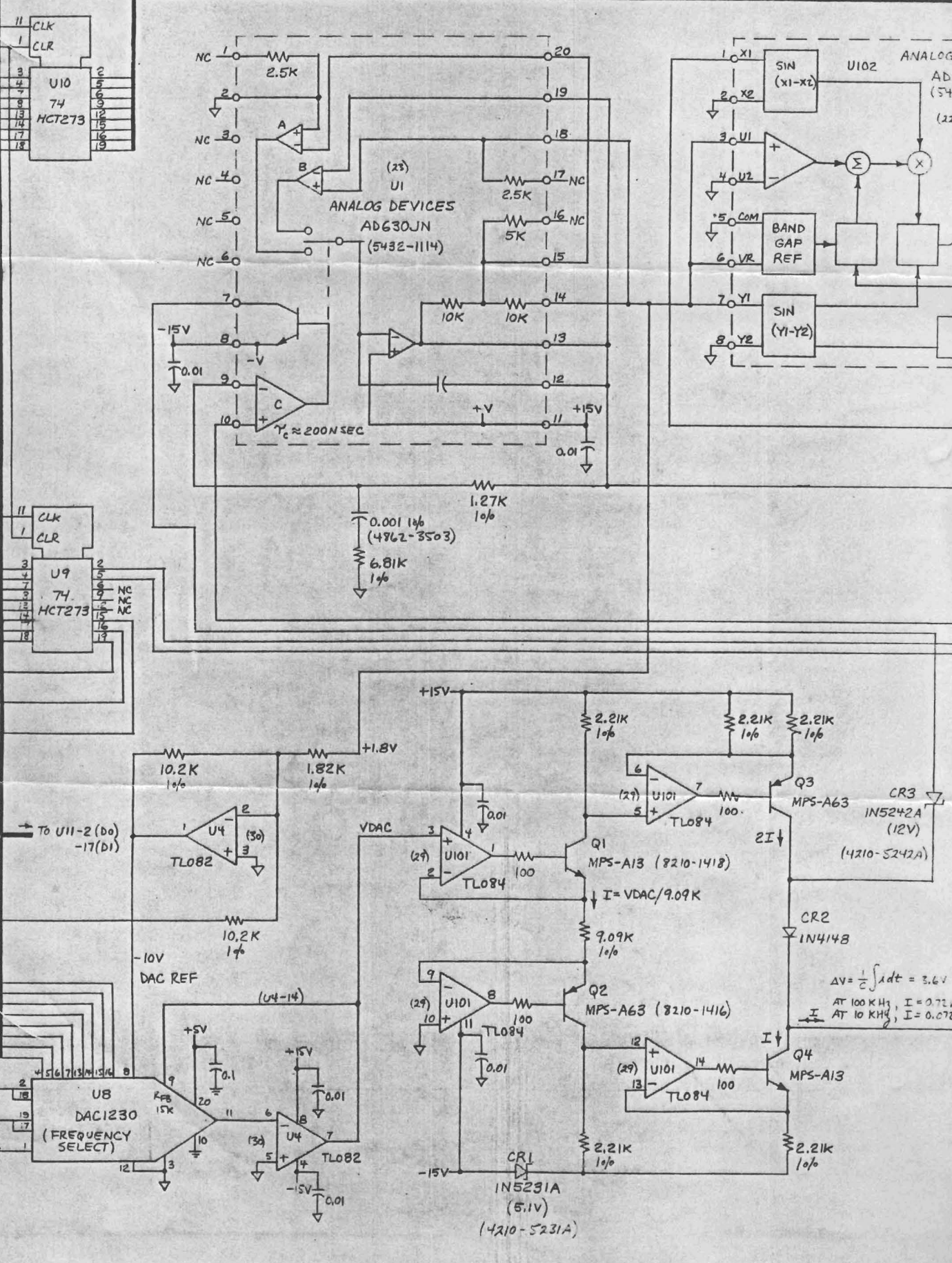
166 /IOWR

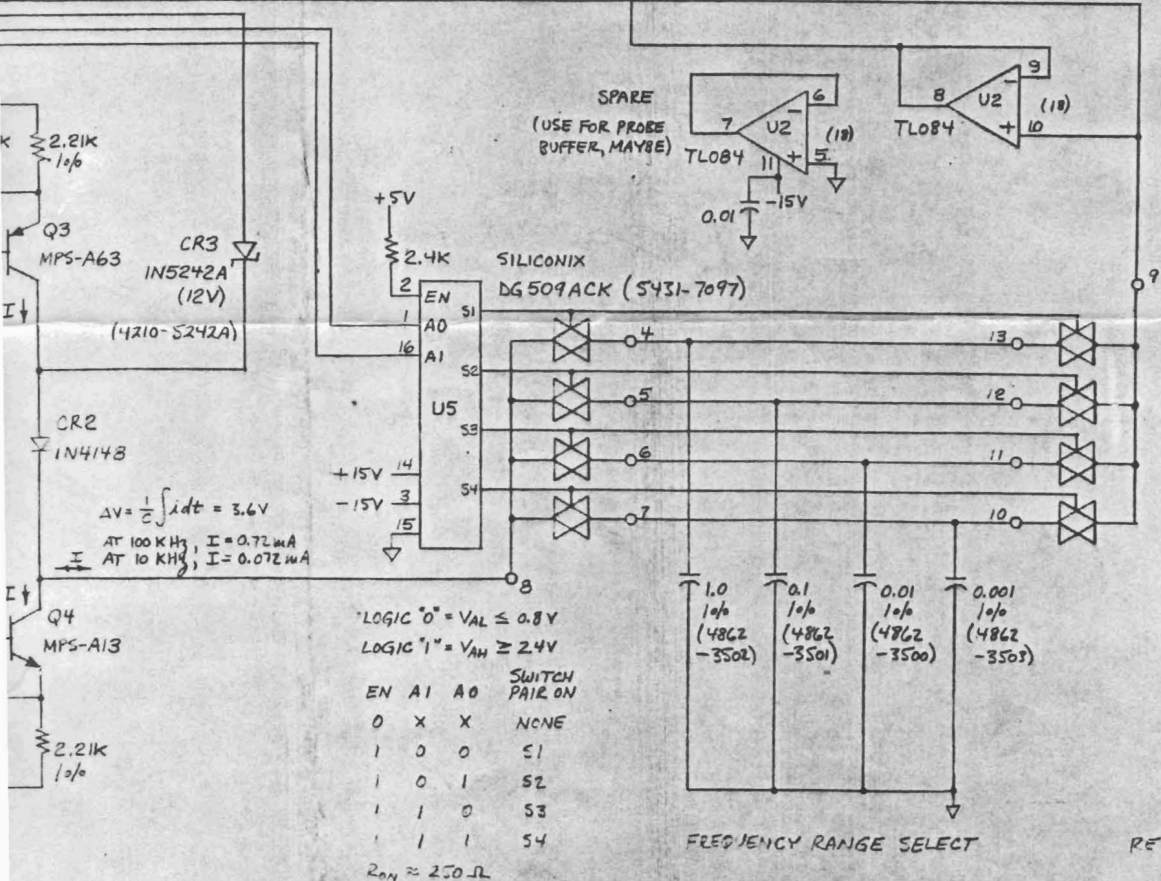
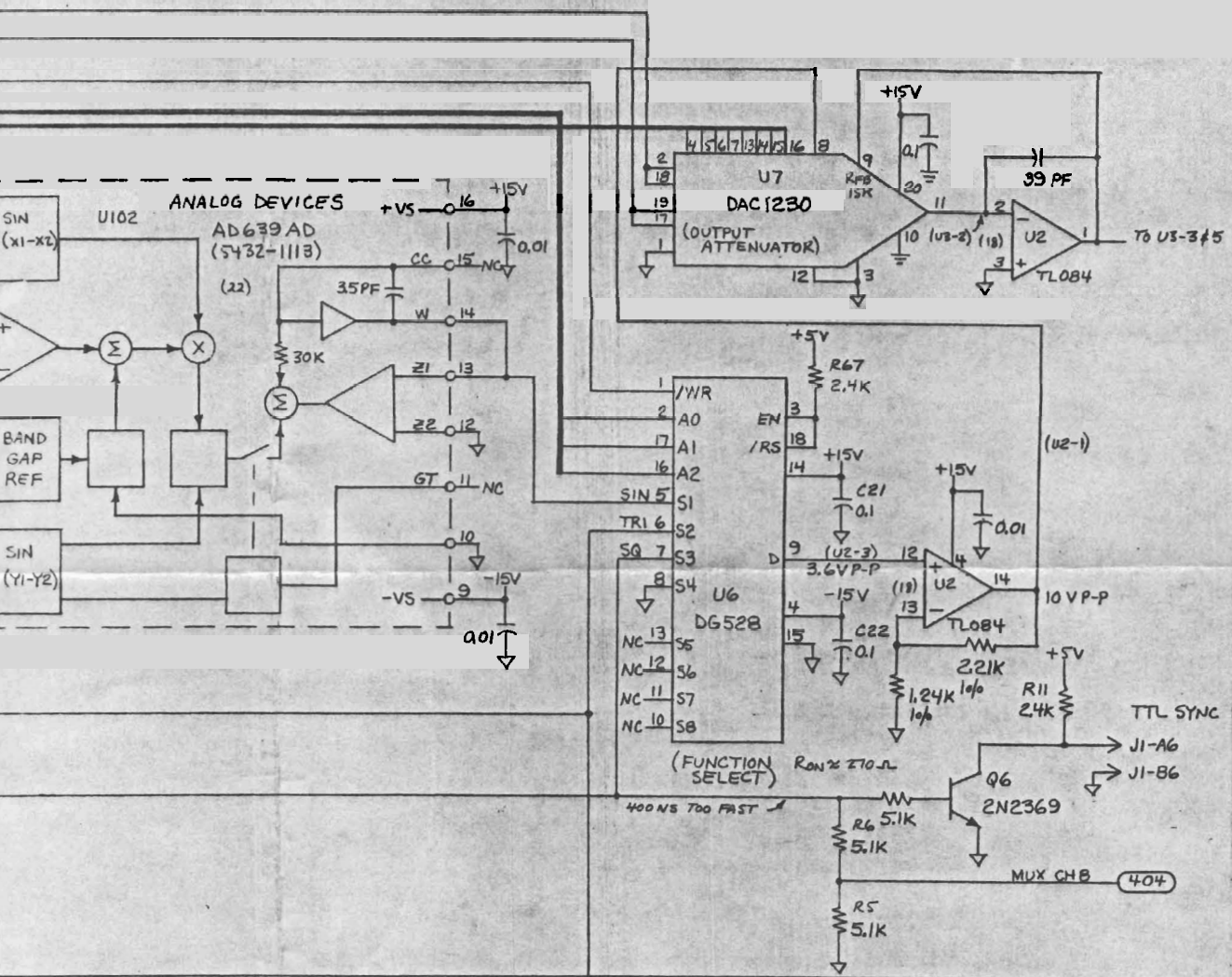
165 /A0

164 /IOWR

163 /A0

162 /IOWR





LOGIC "0" =  $V_{AL} \leq 0.8V$   
 LOGIC "1" =  $V_{AH} \geq 2.4V$

EN	A1	A0	SWITCH PAIR ON
0	X	X	NC/NE
1	0	0	S1
1	0	1	S2
1	1	0	S3
1	1	1	S4

$R_{ON} \approx 250 \Omega$

4 1986

SEP